

## SOLICITAÇÃO DE ABERTURA DE PROCESSO SELETIVO

Base Legal: Resolução Nº 003/96-CONSUNI

### Departamento / Centro

Departamento de Engenharia Elétrica/Centro de Ciências Tecnológicas

### Área de Conhecimento

Eletrotécnica

O Processo Seletivo não será aberto por disciplina(s), mas por área de conhecimento que contemple essa(s) disciplina(s).

### Justificativa Detalhada

O Departamento de Engenharia Elétrica está em fase de implantação da nova grade curricular. O processo teve início no semestre 2008/1, com a primeira fase. Agora, para 2009/2, estará se implantando a 4ª.-fase. Nesta fase, começam a ser ministradas as disciplinas da área de eletrotécnica, porém, os professores efetivos da área, estão envolvidos e suportando as disciplinas do profissionalizante da grade antiga, o mestrado e disciplinas em outros cursos que são responsabilidade do DEE e, portanto, não há carga horária disponível. Desta forma, mister se faz a contratação de professor substituto para ministrar a seguinte carga horária: ELT T (4) + ELT L A/B/C/D (4), perfazendo 8h/a.

Atentar para o Artigo 2º da Resolução Nº 003/96-CONSUNI. Incluir descrição das disciplinas que o docente ministrará.

### Titulação Mínima Exigida

Graduação em Engenharia Elétrica

Definir titulação e área (tanto de Graduação quanto de Pós-Graduação).

### Ementa

Análise Fasorial. Valores Médios e Eficazes. Potência Complexa. Correção do Fator de Potência. Circuitos Polifásicos. Conceitos Básicos de Medição de Grandezas Elétricas. Estudo de Instrumentos Analógicos e Digitais. Transformadores para Instrumentação. Medição de Potência, Energia e Resistência.

### Bibliografia

HAYT, Willian H.; Kemmerly, J. E. *Análise de Circuitos em Engenharia*. McGraw-Hill. São Paulo. 1975.  
IRWIN, J. David; *Análise de Circuitos em Engenharia*. 4ª. Edição, Makron Books. São Paulo. 2000.  
BOYLESTAD, Robert L.. *Introdução à Análise de Circuitos*. 8ª. Edição. Editora LTC. Rio de Janeiro. 1998.  
JOHNSON, David, HILBURN, John, JOHNSON, Johnny. *Fundamentos de Análise de Circuitos Elétricos*. 4ª. Edição. Editora LTC. Rio de Janeiro. 2000.  
ALEXANDER, Charles K; SADIKU, Matthew N. O.. *Fundamentos de Circuitos Elétricos*. 1ª. Edição. Bookman Companhia Editora . Rio de Janeiro. 2003.  
MEDEIROS FILHO, Solom, *Fundamentos de Medidas Elétricas*. Editora Guanabara Dois Ltda. 1981.  
MEDEIROS FILHO, Solom, *Medição de Energia Elétrica*. Editora Guanabara Dois Ltda.1983.  
HELFRICK, Albert D., COOPER, Willeiam D. , *Instrumentação Eletrônica Moderna E Técnicas De Medição*. Editora Prentice Hall do Brasil Ltda. 1994.  
RIZZI, Álvaro Pereira, *Medidas Elétricas*, Livros Técnicos e Científicos Editora, 1980.  
STOUT, Melville B., *Curso Básico de Medidas Elétricas*, Editora da Universidade de São Paulo, 1974.

Número de Vagas	Regime de Trabalho	Semestre de Admissão
1 VAGA	16 horas	2º Semestre / 2009

<b>Banca Examinadora</b>		
<b>Função</b>	<b>Nome</b>	<b>Universidade</b>
Presidente	Prof. Ademir Nied	UDESC
Membro	Prof. Sérgio Haffner	UDESC
Membro	Prof. Silas do Amaral	UDESC
Suplente	Prof. Márcio Rubens Baumer	UDESC

Os componentes da Banca Examinadora devem ter titulação igual ou superior à solicitada para os candidatos.

<b>Autorização do Departamento</b>
<b>Assinatura do Chefe do Departamento</b>

<b>Autorização do Conselho de Centro</b>
<b>Assinatura do Presidente do Conselho de Centro</b>

<b>Local e Data</b>

<b>Parecer da Pró-Reitoria de Ensino</b>

Observação: Por razões técnicas, as solicitações só podem ser analisadas mediante a apresentação da totalidade das informações acima.